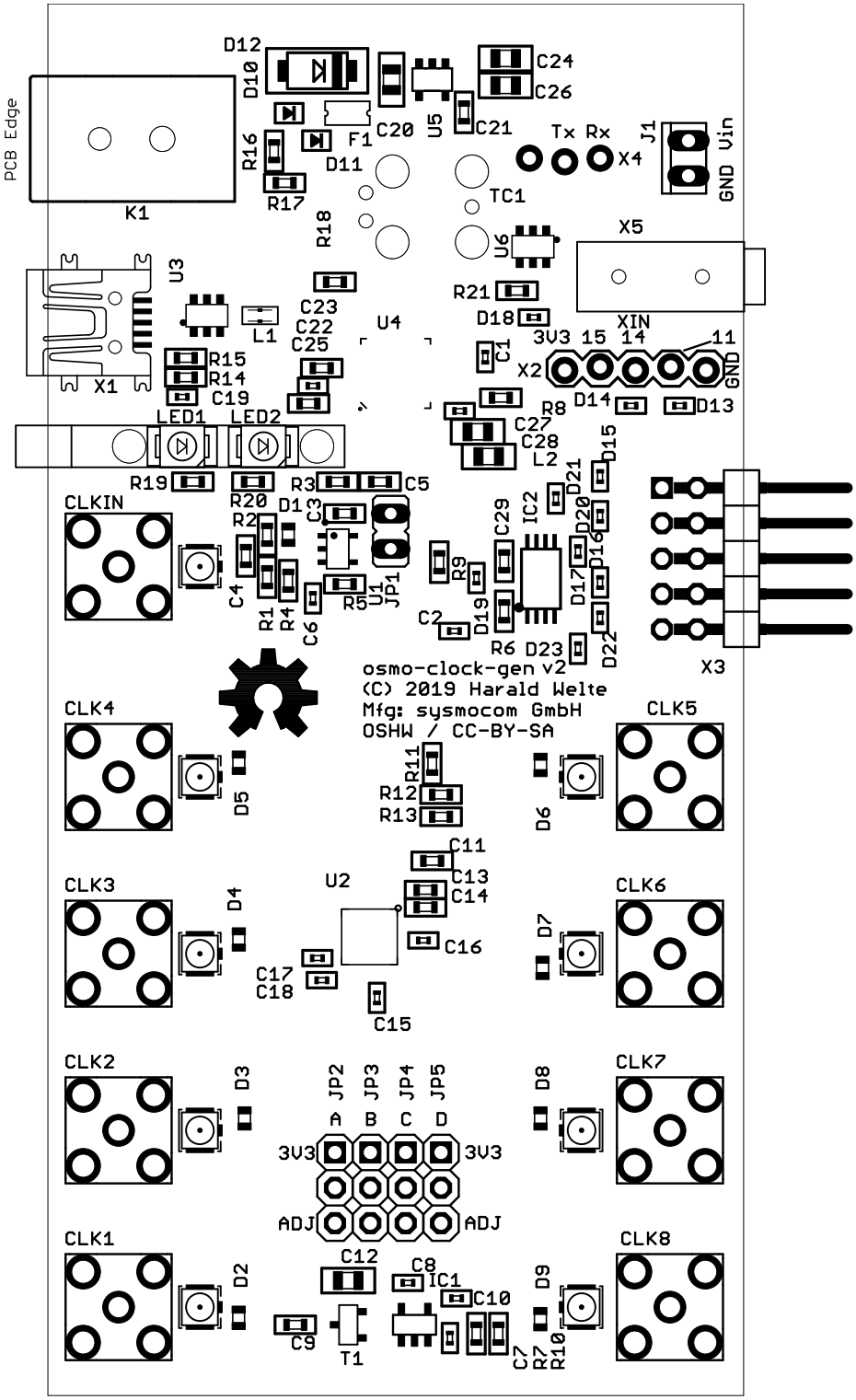
PCB Edge
K1
D12
D10
F1
D11
C20
U5
C21
C24
C26
Tx Rx
X4
J1
Vin
GND
R16
R17
R18
TC1
X5
U6
U3
X1
L1
C23
C22
C25
U4
R21
D18
3V3 15 14
XIN
11
GND
X2
C1
R15
R14
C19
D14
D13
R8
C27
C28
L2
LED1
LED2
D15
R19
R20
R3
C5
D21
CLKIN
D1
C3
IC2
C29
D20
R2
D16
R9
C4
U1
JP1
D17
R1
R4
R5
C6
D19
C2
R6
D23
D22
X3
osmo-clock-gen v2
(C) 2019 Harald Welte
Mfg: sysmocom GmbH
OSHW / CC-BY-SA
CLK4
CLK5
D5
R11
R12
R13
D6
C11
C13
C14
U2
CLK3
CLK6
D4
C16
D7
C17
C18
C15
CLK2
CLK7
D3
JP2
JP3
JP4
JP5
D8
A B C D
3V3
3V3
ADJ
ADJ
CLK1
CLK8
D2
C12
C8
IC1
C10
D9
C9
T1
C7
R7
R10